DISEÑO DE SISTEMAS DIGITALES CON VHDL

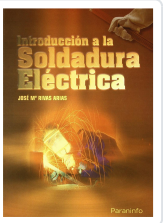
FERNÁNDEZ GÓMEZ, SANTIAGO;PÉREZ LÓPEZ, SERAFIN ALFONSO;SOTO CAMPOS, ENRIQUE

SINOPSIS

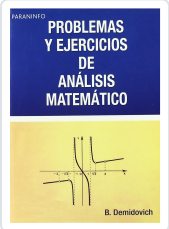
El libro comienza con una introducción general a los lenguajes de descripción del hardware (HDL), sus orígenes, características, aplicaciones y limitaciones más importantes. A continuación se centra en el lenguaje VHDL y sus ventajas para el diseño de sistemas digitales con respecto a los demás HDL. Incluye un gran número de ejemplos reales....

Editorial	PARANINFO
Materia	INFORMÁTICA: CUESTIONES GENERALES
EAN	9788497320818
Status	Disponible
Páginas	376
Tamaño	240x170x0 mm.
Peso	640
Precio (Imp. inc.)	24,00€

Títulos relacionados



INTRODUCCION SOLDADURA ELECTRICA
RIVAS ARIAS, JOSE MARIA



PROBLEMAS Y EJERCICIOS DE ANÁLISIS MATEMÁTICO
DEMIDOVICH, B.P.

SESENTA MODELOS CRISTALOGRAFICOS

MELENDEZ , B.

COCINA PROFESIONALES

LOEWER , E.