

# DISEÑO DE SISTEMAS DIGITALES CON VHDL



**FERNÁNDEZ GÓMEZ, SANTIAGO; PÉREZ LÓPEZ, SERAFIN ALFONSO; SOTO CAMPOS, ENRIQUE**

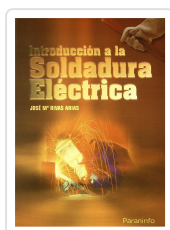
**SYNOPSIS**

El libro comienza con una introducción general a los lenguajes de descripción del hardware (HDL), sus orígenes, características, aplicaciones y limitaciones más importantes. A continuación se centra en el lenguaje VHDL y sus ventajas para el diseño de sistemas digitales con respecto a los demás HDL. Incluye un gran número de ejemplos reales....

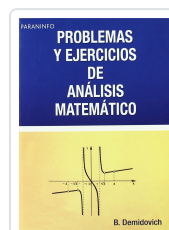


<b>Editorial</b>	PARANINFO
<b>Subject</b>	INFORMÁTICA: CUESTIONES GENERALES
<b>Collection</b>	PARANINFO
<b>EAN</b>	9788497320818
<b>Status</b>	Disponible
<b>Pages</b>	376
<b>Size</b>	240x170x0 mm.
<b>Weight</b>	640
<b>Price (Tax inc.)</b>	24,00€

**Related Titles**



**INTRODUCCION SOLDADURA ELECTRICA**  
 RIVAS ARIAS, JOSE MARIA



**PROBLEMAS Y EJERCICIOS DE ANÁLISIS MATEMÁTICO**  
 DEMIDOVICH, B.P.



**SESENTA MODELOS CRISTALOGRAFICOS**  
 MELENDEZ, B.



**COCINA PROFESIONALES**  
 LOEWER, E.